

# MTD2002F

## ■ 特長 / Features

- 定電流制御機能 (周波数固定、他励式)
- 4相入力
- 2 bit 定電流レベル切替機能
- ノイズキャンセル機能
- 貫通電流防止機能
- 過熱保護機能
- スタンバイ機能
- 逆起電力吸収ダイオード内蔵
- Constant Current Control Function (Fixed Frequency PWM Control)
- 4-Phase Input
- 2-bit Digital Current Selection
- Noise Cancellation Function
- Cross Conduction Protection
- Thermal Shutdown Function
- Stand-by Function
- Built-in Flywheel and Flyback Diodes

## ■ 絶対最大定格 / Absolute Maximum Ratings

特に指定なき場合はTa=25°C / Ta=25°C unless otherwise specified

項目	Parameter	記号 Symbol	定格値 Rating	単位 Unit
ロジック電源電圧 Logic Supply Voltage		V <sub>CC</sub>	0 ~ 6	V
ロジック入力電圧 Logic Input Voltage		V <sub>Logic</sub>	0 ~ V <sub>CC</sub>	V
モータ電源電圧 Load Supply Voltage		V <sub>mm</sub>	35	V
出力電流 Output Current		I <sub>c</sub>	0.8	A
フライホイールダイオード電流 Flywheel Diode Current		I <sub>f</sub>	0.8	A
許容損失 Power Dissipation		P <sub>o</sub>	3	W
保存温度 Storage Temperature		T <sub>stg</sub>	-40 ~ 150	°C
接合部温度 Junction Temperature		T <sub>j</sub>	150	°C

## ■ 電気的特性 / Electrical Characteristics

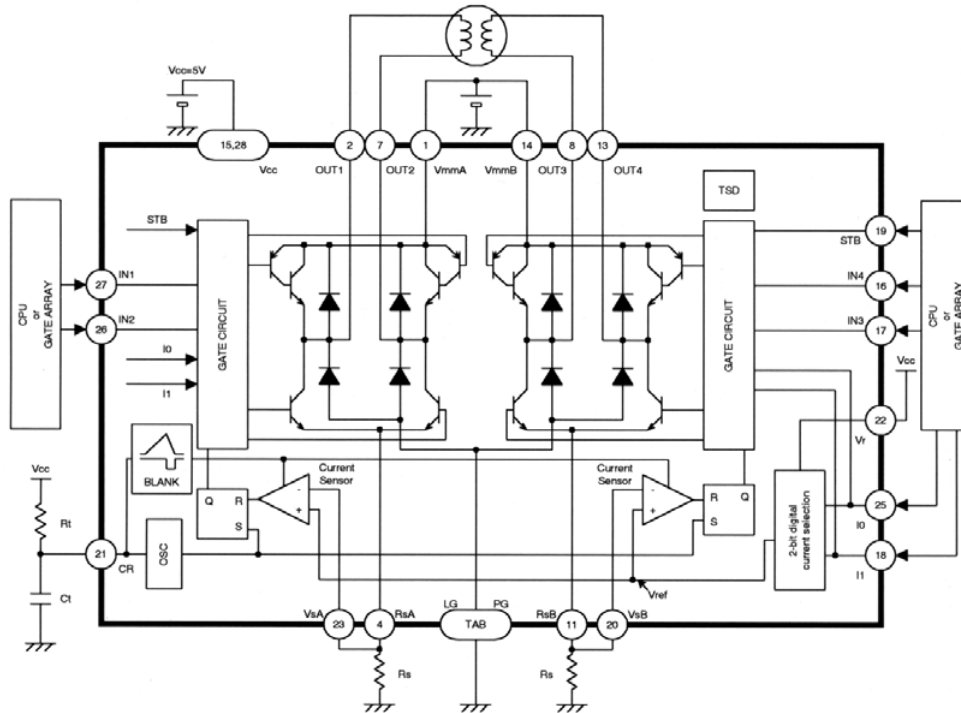
特に指定なき場合はTa=25°C, Vcc=5V / Ta=25°C, Vcc=5V unless otherwise specified

項目 Parameter	記号 Symbol	測定条件 Condition	min.	typ.	max.	単位 Unit
<b>Output stage</b>						
V <sub>mm</sub> 消費電流 (2回路 OFF 時) Load Supply Current (2 Circuit OFF)	I <sub>mm (OFF)</sub>	V <sub>mm</sub> =12V, V <sub>IN</sub> =all 0V or all 5V	-	2.0	4.4	mA
V <sub>mm</sub> 消費電流 (スタンバイ時) Load Supply Current (STB)	I <sub>mm (STB)</sub>	V <sub>mm</sub> =35V, V <sub>STB</sub> =0V	-	-	10	μA
上側出力飽和電圧 Output Saturation Voltage (Upper side)	V <sub>CE (SAT) H</sub>	I <sub>C</sub> =0.8A	-	1.2	1.4	V
下側出力飽和電圧 Output Saturation Voltage (Lower side)	V <sub>CE (SAT) L</sub>	I <sub>C</sub> =0.8A	-	0.8	1.4	V
上側出力リーク電流 Output Leakage Current (Upper side)	I <sub>rH</sub>	V <sub>mm</sub> =35V, V <sub>OUT</sub> =0V	-	-	10	μA
下側出力リーク電流 Output Leakage Current (Lower side)	I <sub>rL</sub>	V <sub>OUT</sub> =35V, V <sub>RS</sub> =0V	-	-	10	μA
上側ダイオード順電圧 Diode Forward Drop (Upper side)	V <sub>F H</sub>	I <sub>F</sub> =0.8A	-	1.4	1.6	V
下側ダイオード順電圧 Diode Forward Drop (Lower side)	V <sub>F L</sub>	I <sub>F</sub> =0.8A	-	1.3	1.5	V
<b>Logic stage</b>						
V <sub>CC</sub> 消費電流 (2回路 ON 時) Logic Supply Current (2 Circuit ON)	I <sub>CC (ON)</sub>		-	50	62	mA
V <sub>CC</sub> 消費電流 (2回路 OFF 時) Logic Supply Current (2 Circuit OFF)	I <sub>CC (OFF)</sub>	V <sub>IN</sub> =all 0V or all 5V	-	15	20	mA
V <sub>CC</sub> 消費電流 (スタンバイ時) Logic Supply Current (STB)	I <sub>CC (STB)</sub>	V <sub>STB</sub> =0V	-	9	13	mA
IN "H" 入力電圧 IN "H" Input Voltage	V <sub>INH</sub>		2.3	-	V <sub>CC</sub>	V
IN "L" 入力電圧 IN "L" Input Voltage	V <sub>INL</sub>		GND	-	0.6	V
IN "H" 入力電流 IN "H" Input Current	I <sub>INH</sub>	V <sub>IN</sub> =3.3 or 5V	-	-	10	μA
IN "L" 入力電流 IN "L" Input Current	I <sub>INL</sub>	V <sub>IN</sub> =0V	-	-3	-20	μA
I <sub>O</sub> , I <sub>1</sub> "H" 入力電圧 I <sub>O</sub> , I <sub>1</sub> "H" Input Voltage	V <sub>I<sub>O</sub>I<sub>1</sub> H</sub>		2.3	-	V <sub>CC</sub>	V
I <sub>O</sub> , I <sub>1</sub> "L" 入力電圧 I <sub>O</sub> , I <sub>1</sub> "L" Input Voltage	V <sub>I<sub>O</sub>I<sub>1</sub> L</sub>		GND	-	0.6	V
I <sub>O</sub> , I <sub>1</sub> "H" 入力電流 I <sub>O</sub> , I <sub>1</sub> "H" Input Current	I <sub>I<sub>O</sub>I<sub>1</sub> H</sub>	V <sub>I<sub>O</sub>I<sub>1</sub></sub> =3.3 or 5V	-	-	10	μA
I <sub>O</sub> , I <sub>1</sub> "L" 入力電流 I <sub>O</sub> , I <sub>1</sub> "L" Input Current	I <sub>I<sub>O</sub>I<sub>1</sub> L</sub>	V <sub>I<sub>O</sub>I<sub>1</sub></sub> =0V	-	-75	-100	μA
STB "H" 入力電圧 * STB "H" Input Voltage *	V <sub>STBH</sub>		2.3	-	V <sub>CC</sub>	V
STB "L" 入力電圧 STB "L" Input Voltage	V <sub>STBL</sub>		GND	-	0.6	V
STB "H" 入力電流 STB "H" Input Current	I <sub>STBH</sub>	V <sub>STB</sub> =3.3 or 5V	-	-	10	μA
STB "L" 入力電流 STB "L" Input Current	I <sub>STBL</sub>	V <sub>STB</sub> =0V	-	-300	-500	μA
V <sub>ref</sub> 入力電流 V <sub>ref</sub> Input Current	I <sub>ref</sub>	V <sub>r</sub> =5V	-	500	650	μA
V <sub>s</sub> 入力電流 V <sub>s</sub> Input Current	I <sub>s</sub>	V <sub>s</sub> =0V	-	-1	-10	μA
Comp スレッシュホールド (100%) Comparator Threshold (100%)	V <sub>s1</sub>	V <sub>r</sub> =5V, V <sub>i0</sub> =0V, V <sub>i1</sub> =0V	0.475	0.5	0.525	V
Comp スレッシュホールド (70%) Comparator Threshold (70%)	V <sub>s2</sub>	V <sub>r</sub> =5V, V <sub>i0</sub> =5V, V <sub>i1</sub> =0V	0.322	0.35	0.378	V
Comp スレッシュホールド (33%) Comparator Threshold (33%)	V <sub>s3</sub>	V <sub>r</sub> =5V, V <sub>i0</sub> =0V, V <sub>i1</sub> =5V	0.153	0.17	0.187	V
スタンバイ復帰遅れ時間 Stand-by Recover Delay Time	t <sub>d (STB)</sub>		-	-	500	μs
チョッピング周波数 Chopping Frequency	f <sub>chop</sub>	C <sub>t</sub> =3300pF, R <sub>t</sub> =18kΩ	-	23	-	kHz
ブランキングタイム Blanking Time	t <sub>b</sub>	C <sub>t</sub> =3300pF	-	1.55	-	μs
V <sub>s</sub> 最大電圧 V <sub>s</sub> maximum Voltage	V <sub>s (max)</sub>		-	-	1.5	V
過熱保護動作温度 Thermal Shutdown Temperature	T <sub>TSD</sub>		-	150	-	°C

\* フローティング可 (プルアップ抵抗内蔵)  
\* Floating is possible (built-in pull-up resistance)

# MTD2002F

## ■ 基本応用回路 / Typical Application



## ■ 推奨回路定数 / Recommended External Components Value

記号	Symbol	推奨値	Recommendation	単位	Unit
Rt		18		kΩ	
Ct		3300		pF	
Vr		V <sub>CC</sub>		V	

## ■ 推奨動作条件 / Recommended Operating Conditions

特に指定なき場合はTa=25°C / Ta=25°C unless otherwise specified

項目	Parameter	記号	Symbol	推奨値	Recommendation	単位	Unit
接合部温度	Junction Temperature	T <sub>j</sub>		-25 ~ 120		°C	
ロジック電源電圧	Logic Supply Voltage	V <sub>CC</sub>		4.75 ~ 5.25		V	
モータ電源電圧	Load Supply Voltage	V <sub>mm</sub>		~ 31		V	

## ■ 出力電流, チョッピング周波数の設定 / Setting of Output Current and Chopping Frequency

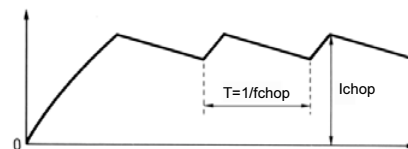
- 出力電流設定式 / Output Current Setting

$$I_{chop} = \frac{V_r}{10 \times R_s} - 0.015 \text{ [A]}$$

- チョッピング周波数設定式 / Chopping Frequency Setting

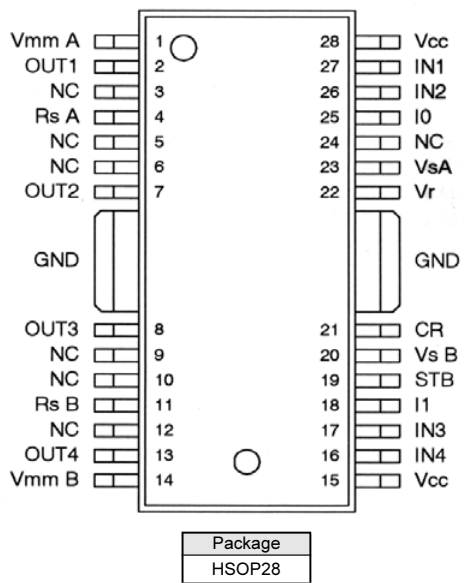
$$f_{chop} = \frac{1}{0.72 \times C_t \times R_t} \text{ [Hz]}$$

Constant current waveform (Motor current)



## ■ ピン配置図／ Pin Assignment

Top View MTD2002F



## ■ 真理値表／ Truth Table

IN 1 or 4	IN 2 or 3	OUT 1 or 4	OUT 2 or 3
L	L	OFF	OFF
L	H	L	H
H	L	H	L
H	H	OFF	OFF

I0	I1	Output current level (%)	Vref (V) (at Vr=5V)
L	L	100	0.5 ± 5%
H	L	70	0.35 ± 8%
L	H	33	0.17 ± 10%
H	H	0	-

STB	Mode
L	Stand-by
H or Open	Active