



REVISED		REVISIONS	DATE	BY	CHK
A1	-	Initial Design	11.02.03	PH	XI
B1	-	Initial Design	11.02.03	PH	XI
B2	-	Wahlprüfungsergebnis Nr. 114-18251-010	30.02.03	PH	XI

CODINGS
Kodierungen M 2x1

A B C D

REMARKS
Bemerkungen

- ACCORDING TO INTERFACE DRAWING AMP NO. 114-18251-010
Passend zu Ausführungszeichnung (F) AMP Nr. 114-18251-010
- CAVITY ACCORDING TO JUNIOR-POWER-TIMER CONTACT
EINZEL-STECKER-GEHÄUSE
MAX. USABLE WIRE SIZE 2.5MM² FLR.
IDENTIFY SEE WIRE HARNESS DRAWING
Kabelquerschnitt max. zulässig: 2,5mm² FLR, die Steckerart ist in letzterste Fertigungslage.
Max. zulässige Leiterquerschnitt 2,5mm² FLR.
- FUNCTIONAL MEASUREMENTS MARKED WITH C
ARE DOCUMENTED IN THE ERP.
BUT NOT DOCUMENTED IN THE ERP.
REVISIONS ARE ALLOWED IN CASE WHETHER THE FUNCTIONALITY IS NOT TOUCHED.
IM FALL VON OTHERS WERDEN ABWEICHUNGEN BEWISSEN.
Funktionsmessungen Markiert mit C sind dokumentiert, aber nicht in ERP dokumentiert.
Revisionen werden toleriert, falls die Funktionalität nicht berührt wird.
Im Falle von Anderen sind Abweichungen zu belegen.

△ SUPPLY CONDITION LOCKING PLATE IN UNLOCKED POSITION
Kontaktsicherungszustand 2. Kontaktierung in Freilageposition

5 POSITION FOR MATERIAL IDENTIFICATION DATE INSERT AND ORDER-NO. ARE IN RESPONSIBLE TO MANUFACTURER
Die Lage der Beschriftung für die Materialkennung, Datum und Bestellnummer ist dem Hersteller überlassen.

PART		DESCRIPTION			QTY
A	1-967332-2	1	SILICON RAYON	SEALING	4
		1	PBT GF15 BLACK	PLATE	3
		1	PBT GF20	LOCKING PLATE	2
		1	PBT HSA GF20	LOCKING PLATE	1

REV. 1	15.02.03	AMP	type Electronics AMP GmbH
REV. 2	11.02.03	AMP	D - 64625 Bensheim
REV. 3	11.02.03	AMP	JPT Gehäuse, 6 POS., GWS
REV. 4	30.02.03	AMP	JPT Gehäuse, 6pos., EDS
REV. 5	11.02.03	AMP	11.5 (g)

ÖSTERREICHISCHE KONZERNLEISTUNG