7828999 0005049 9 **20**RHM

BA7765AS/BA7766AS VTR ノーマルオーディオ信号処理 **Normal Audio Signal Processings** BA7767AS 7-77-21

BA7765AS/BA7766AS/BA7767ASは、VTRノーマルオー ディオ用に開発された信号処理ICです。

再生プリアンプ、ラインアンプ、記録アンプ、ALC回路、 イコライザ切換え回路, 記録バイアス発振器用電源、falk ラップ、コントロール回路及び高耐圧ヘッドスイッチャを シュリンクDIP32pinに 1 パッケージ化しており、ノーマ ルオーディオ信号処理に必要なすべての機能を最小限の部 品点数で構成することができます。

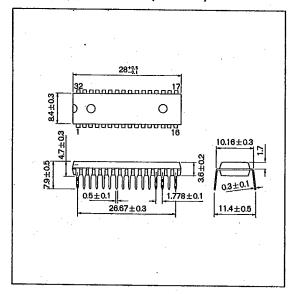
ラインアンプ、記録アンプはGNDセンスアンプ形式にし ており、入力及び帰還用電解コンデンサが必要ありません。 faトラップも、個別フィルタを用いることなくC、Rにし て簡単に構成できます。

また、記録コントロール回路については、記録アンプ、ヘッ ドスイッチ、記録パイアスをタイミングコントロールし、 記録バイアス電源をソフトに立ち上げる方式を採用してい るため、ラッシュ電流やショックノイズの発生がなく、グ レードの高い記録が可能となる上、従来不可欠であったバ イアス電源用コイルも省略できます。さらに、記録アンプ の負荷ドライブ能力を大きくしておりバイアストラップも 必要ありません。

さらに、再生プリアンプのS/N (-122dBV (Typ.)/Rg=1kΩ, DIN AUDIO) や, ALC歪率 (0.08% (Typ.)/V_{ALC}+5dB, f= 1kHz, BW=400Hz~30kHz) 等, 性能重視の設計をしてお り、同時にいかなるセットにも使用できるよう、このALC には固定抵抗にてレベル設定可能なALC回路を採用して います。

このように、省部品点数を促進し、省スペースやコストダ ウンが図れると同時に、NRの有無、セット規格によらず、 多様なニースに対応することができます。

● 外形寸法図/Dimensions (Unit:mm)



The BA7765AS/BA7766AS/BA7767AS are signal processing ICs developed for VTR normal audio.

1 package of shrink DIP 32 pin contains a replay preamplifier, line amplifier, recording amplifier, ALC circuit, equalizer select circuit, recording bias oscillating power source, f_H trap, control circuit and a high-voltage withstanding head switcher. All functions required for processing normal audio signals can be configured with a least amount of parts.

VTR 用 IC/ICs for VTR Applications

ROHM CO LTD

● 特長

40E D

BA7765AS/BA7766AS/BA7767AS

7828999 0005050 5 **E**RHM

Features

T-77-21

- 1) C, Rにて構成できるfirトラップを内蔵。
- 2)記録アンプ, ヘッドスイッチ, 記録バイアスをコント ロールするタイミングコントロールを内蔵。REC MUTE 制御信号は不要。
- 3) ソフトに立ち上がる記録バイアス発振器用電源を内
- 4) 高耐圧ヘッドスイッチャ (AC耐圧: 120V_{P-P}以上 f= 70kHz)
- 5) SP/LP/EPの3モードイコライザに対応。
- 6) S/Nの良好な再生プリアンプ内蔵 (-122dBV (Typ.)/ $R_g=620\Omega$: DIN AUDIO).
- 7) 低歪率ALC回路を内蔵 (0.08% (Typ.)/VoA=-6dBV) ALCレベルは可変設定可能。
- 8) ALCループ外ミュート方式により、電源投入時、モー ド切換え時のショックノイズ及びALCアタック雑音が 出ない。
- 9) ミュートの切換えオフセット電圧がきわめて小さい (3mV (Typ.))_o
- 10) PB/EE, REC/EE, MUTE, EQの制御端子を装備してい
- 11) 4VF (約2.5V) のスレッショルドレベルに設定している (EQコントロール除く)。

- Built-in f_H trap constituted with C. R.
- 2) A timing control device is built in for controlling the recording amplifier, head switch and recording bias. No REC MUTE control signal is required.
- 3) Built-in power source for the recording bias oscillator, that is built up gradually.
- 4) High-voltage withstanding head switcher (AC withstanding voltage: 120Vp-p or above, f = 70 kHz).
- 5) Applicable to the 3-mode equalizer of SP/LP/EP.
- 6) Built-in high S/N replay preamplifier (122 dBV $(Typ.)/R_0 = 620 \Omega : DIN AUDIO).$
- 7) Built-in low-distortion factor ALC circuit (0.08% $(Typ.)/V_{OA} = -6 \text{ dBV}$) with variable ALC level for setting.
- 8) No shock noise or ALC attack noise is generated when power source is turned ON or the mode is changed, by means of a ALC loop outside mute system.
- 9) Extremely low offset voltage upon selecting mute (3 mV (Typ.)).
- 10) Equipped with control terminals for PB/EE, REC/ EE, MUTE, EQ.
- 11) A threshold level of 4 VF (about 2.5 V) is set (excluding EQ control).

● 用途

VTR, テープレコーダ

Applications

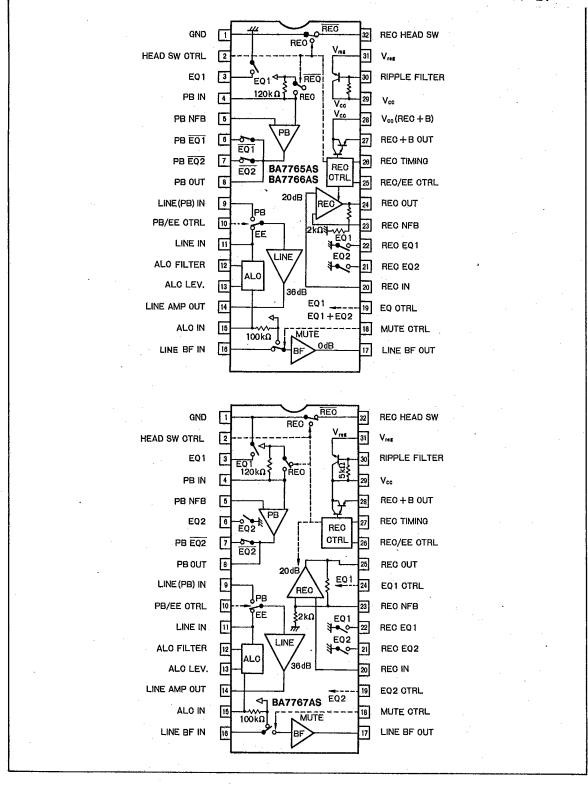
VTR, Tape recorder



7828999 0005051 7 ■ RHM

● ブロックダイアグラム/Block Diagrams

T-77-21



● 推奨動作条件/Recommended Operating Conditions (Ta=25℃)

T-77-21

Parameter	Symbol	Min.	Тур.	Max.	Unit
電源電圧	Vcc	8	_	13	٧

● 絶対最大定格/Absolute Maximum Ratings (Ta=25℃)

Parameter	Symbol	Limits	Unit	
電源電圧	Vcc	15 -	V	
許容損失	Pd	1 100*	mW	
動作温度範囲	Topr	-10~65	င	
保存温度範囲	Tstg	-55~125	င	
ヘッドSw (32P) 耐圧	V32	±65	V	

^{*} Ta=25℃以上で使用する場合は,1℃につき11mWを減じる

● 電気的特性/Electrical Characteristics (Unless otherwise noted, Ta = 25°C, V_{CC} = 12V, f = 1kHz)

		Т					
Parameter	Symbol	Min.	Тур.	Max.	Unit	Conditions	Test Circuit
回路電流 EE	I _{QEE}		11.6	16.3	mA	無信号時	Fig. 1
回路電流 REC	IQREC	-	9,0	12.6	mA	無信号時	Fig. 1
〈ラインアンプ〉							1.5.
電圧利得	G _{VCL}	33.8	35.5	37.2	dB	V _{IN} =-22dBV	Fig. 1
歪 率	THDL		0.06	0.2	%	V _{IN} =-22dBV BW=400~30kHz	Fig. 1
最大出力レベル	VomL	7	10	-	dBV	THD=1% BW=400~30kHz	Fig. 1
出力残留雑音	V _{NOL}	-	-72	-64	dBV	R _g =5.6kΩ DIN AUDIO	Fig. 1
クロストーク	СТ		-80	-60	dB	V _{out} =+8dBV DIN AUDIO	
ミュート減衰比	МТ		-70	-60	dB	V _{out} =+8dBV DIN AUDIO	Fig. 1
ALC レベル	Voa	-7.5	-6.0	-4.5	dBV	V _{IN} =-15dBV	Fig. 1
ALC 歪率	THD	_	0.08	0.2	- %	V _{IN} =-15dBV BW=400~30kHz	Fig. 1
〈記録アンプ〉		L	<u> </u>		1	THE TOOLS BY 400 - SUKHZ	Fig. 1
電圧利得	G _{vgR}	18.3	20.0	21.7	dB	V _{IN} =-8dBV	
歪 率	THD _R		0.02	0.2	%	V _{IN} =-8dBV BW=400~30kHz	Fig. 1
最大出力レベル	Vome	7	10		dBV	THD=1% BW=400~30kHz	Fig. 1
開ループ利得	G _{vor}	67	74		dB	f=1kHz	Fig. 1
出力残留雑音	V _{NOR}		-89		dBV		Fig. 1
〈再生プリアンプ〉	- NOR		00		I GBV	R _g =5.6kΩ DIN AUDIO	Fig. 1
電圧利得	G _{VCP}	37,7	39.4	41.1	-40	V 10 101	-
歪 率	THD.	-	-		dB	V _{IN} =-12dBV	Fig. 1
最大出力レベル			0.02	0.15	%	V _{IN} =-12dBV BW=400~30kHz	Fig. 1
開ループ利得	V _{OMP}	-4.8	−1.8		dBV	THD=1% BW=400~30kHz	Fig. 1
	G _{vop}	64	71		dB	f=1kHz	Fig. 1
入力換算雑音	V _{NINP}		-122.5	114	dBV	R _g =620Ω DIN AUDIO	Fig. 1

ROHM

1633





VTR 用 IC/ICs for VTR Applications

BA7765AS/BA7766AS/BA7767AS

			·			T_77_21	<u> </u>
Parameter	Symbol	Min.	Тур.	Max.	Unit	Conditions	Test Circuit
〈イコライザ Sw〉				•.			·
ヘッド EQ1 インピーダンス	R _H 1		20	30	Ω	-	Fig. 1
PBEQ1 インピーダンス	Rel		24	40	Ω	*	Fig. 1
PBEQ2 インピーダンス	R _P 2	_	24	40	Ω	<u> </u>	Fig. 1
RECEO1 インピーダンス	R _R 1	_	10	20	Ω	_ ^	Fig. 1
RECEQ2 インピーダンス	R _R 2	_	10	20	Ω	_	Fig. 1
〈ヘッド Sw〉							F
PB ヘッド Sw インピーダンス	R _{PH}		7.0	15.0	Ω		Fig. 1
REC ヘッド Sw インピーダンス	R _{RH}	-	8.0	15.0	Ω		Fig. 1
REC ヘッド Sw オフセット電圧	Vos	-	4.3	15.0	mV	- · · ·	Fig. 1
REC ヘッド Sw リーク電流	I _{LOFF}	-	0	10	μΑ	V32±65V	Fig. 1
〈モードコントロール保持電圧〉						•	
EE 保持電圧	Viol	0		1.9	٧	*	Fig. 1
PB 保持電圧	V _{10H}	3.3	_	Vcc	٧	*	Fig. 1
EE 保持電圧	V _{25L}	0	_	1.9	٧	*	Fig. 1
REC 保持電圧	V _{25H}	3.3	-	V _{cc}	V	*	Fig. 1
MUTE 保持電圧	V _{18L}	0	-	1.9	٧	-	Fig. 1
MUTE 保持電圧	V _{18H}	3.3		Vcc	٧	<u></u>	Fig. 1
SP 保持電圧	V _{19L}	0	-	1.1	٧	*	Fig. 1
EQ1 保持電圧	V _{19H}	2.2	-	2.8	V	*	Fig. 1
EQ1+EQ2 保持電圧	V _{19H}	3,8	. –	7.0	V	*	Fig. 1

注:*印の規格は BA7766AS のものを示します。BA7765AS/67AS は異なります。

● BA7765AS/BA7766AS/BA7767AS比較表

	BA7765AS	BA7766AS	BA7767AS
PB/EE REC/EE CTRL	Active Hi	Active Low	Active Hi
Vcc端子	2端子 (REC+B用を分離)	2端子 (REC+B用を分離)	1 端子
EQ CTRL	1 端子 3 値制御	1 端子 3 値制御	2 端子制御
	(EQ1+EQ2/EQ1/SP)	(EQ1+EQ2/EQ1/SP)	(EQ2/SP, EQ1/SP)
EQ Sw. PB HEAD側	1つ	1つ	2つ
	(EQ1)	(EQ1)	(EQ1, EQ2)
EQ Sw. PB NFB側	2つ	2つ	1つ
	(EQ1, EQ2)	(EQ1, EQ2)	(EQ2)

VTR 用 IC/ICs for VTR Applications

BA7765AS/BA7766AS/BA7767AS

■ ROHM CO LTD

40E D 3 7828999 0005054 2 RHM

● コントロール・モード表/BA7765AS

(1) PB/EEコントロール, REC/EEコントロール

T-77-21

コントロ	ール端子	モード		4	能				
REC/EE	PB/EE		PB. H. SW.	REC. H. SW.	LINE SW	REC AMP	REC+B		
L	L	EE	OFF	ON	EE	OFF	OFF		
н.	L	REC	ON	OFF	EE	ON	ON		
L	Н	PB	OFF	ON	PB	OFF	OFF		
Н	н	inhibit	_	_					

(2) MUTEコントロール

コントロール端子		機能
MUTE	モード	LINE SW
Н	MUTE	OPEN
L.	MUTE	CLOSE

(3) EQコントロール

コントロール端子	<u> </u>	- K	機能					
EQ	2MODE	3MODE	HEAD EQ1	PB EQ1	PB EQ2	REC EQ1	REC EQ2	
L	SP	SP	OFF	CLOSE	CLOSE	OFF	OFF	
М	EP	LP	ON	OPEN	CLOSE	ON	OFF	
Н		EP	ON	OPEN	OPÉN	ON	ON	

● コントロール・モード表/BA7766AS

(1) PB/EEコントロール、REC/EEコントロール

コントロ	ール端子	** **		機能						
REC/EE	PB/EE	モード	PB. H. SW.	REC. H. SW.		REC AMP	REC-I-B			
Н	Н	EE	OFF	ON	EE	OFF	OFF			
L	Н	REC	ON	OFF	EE	ON	ON			
Н	L	PB	OFF	ON	PB	OFF	OFF			
L	Ļ	inhibit	_	_						

(2) MUTEコントロール

コントロール端子	T 15	機能	
MUTE	モード	LINE SW	
Н	MUTE	OPEN	
L	MUTE	CLOSE	

V T R 用



オーディオ信号処理

(3) EQコントロール

T-77-21

コントロール端子	₹ - ド			機能				
EQ	2MODE	3MODE	HEAD EQ1	PB EQ1	PB EQ2	REC EQ1	REC EQ2	
L	SP	SP	OFF	CLOSE	CLOSE	OFF	OFF	
M	EP	LP	ON	OPEN	CLOSE	ON	OFF	
Н		EP	ON	OPEN	OPEN	ON	ON	

● コントロール・モード表/BA7767AS

(1) PB/EEコントロール, REC/EEコントロール

コントロ	ール端子	- 1	機能							
REC/EE	PB/EE	モード	PB. H. SW.	REC. H. SW.	LINE SW	REC AMP	REC+B			
L	L	EE	OFF	ON	EE	OFF	OFF			
Н	L	REC	ON	OFF	EE	ON	ON			
L	Н	PB	OFF	ON	. PB	OFF	OFF			
Н	Н	inhibit				-	_			

(2) MUTEコントロール

コントロール端子	モード	機能	
MUTE	- r	LINE SW	
Н	MUTE	OPEN	
L	MUTE	CLOSE	

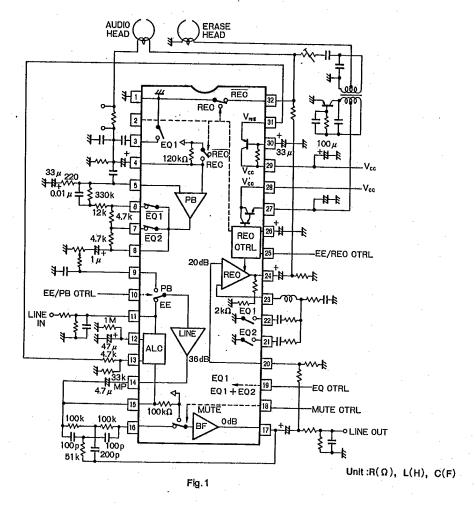
(3) EQコントロール

コントロ	コントロール端子		₹ - K		機能				
EQ1	EQ2	2MODE	3MODE	HEAD EQ1	HEAD EQ2	PB EQ2	REC EQ1	REC EQ2	
L.	L	SP	SP	OFF	OFF	CLOSE	OFF	OFF	
Н	L	_	LP	ON	OFF	CLOSE	ON	OFF	
L	Н		_	OFF	ON	OPEN	OFF	ON	
Н	Н	EP	EP	ON	ON	OPEN	ON	ON	

● 応用例/Application Example

T-77-21

BA7765AS/BA7766AS





T-77-21

BA7767AS

