

No 1469B
2256

LA7031

モノリシックリニア集積回路
VHS方式VTR用

輝度信号処理回路

◇ 開発ニューズ No.1469A とさしかえてください。

LA7031はVTRの輝度信号記録再生用のICで、記録回路部はAGC回路、同期分離回路、ビデオ出力Amp機能を内蔵し、再生回路部はFMリミッタ、FM復調器、ダイナミックディエンファシス、ノイズキャンセラー、Y/Cミックス回路などを内蔵している。

機能		REC/P.B
・同期分離		REC/P.B
・ビデオ出力 Amp		〃
・ビデオ AGC		REC
・モニタースケルチ		〃
・FMリミッター		P.B
・FM復調器		〃
・ダイナミックディエンファシス		〃
・ノイズキャンセラー		〃
・Y/Cミックスアンプ		〃
・ホワイトピーククリップ		〃

- 特長**
- ・最も合理化の進んだICであり、LA7033(又はLA7034)と組み合わせることにより、記録、再生のすべての輝度信号処理ができる。
 - ・AGCはシンク+ピーク型AGCとなっており、広いAGC範囲が得られる。
 - ・小型パッケージであるためポータブル機種にも適している。

最大定格 / Ta=25℃

			unit
最大電源電圧	V _{CC} max	10	V
許容消費電力	P _D max (T _{opg} =75℃)	800	mW
〃	P _D max (T _{opg} =75℃)	675	mW
動作周囲温度	T _{opg}	-10~+75	℃
保存周囲温度	T _{stg}	-40~+125	℃

動作条件 / Ta=25℃

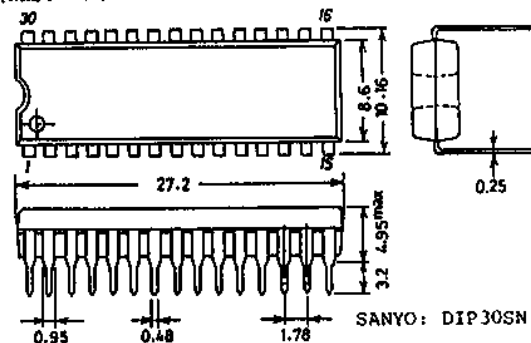
			unit
推奨電源電圧	V _{CC}	9.0	V
動作電源電圧範囲	V _{CC}	8.0~10.0	V

この資料の応用回路および回路定数は一例を示すもので、量産セットとしての設計を保証するものではありません。

またこの資料は正確かつ信頼すべきものであると確信しておりますが、その使用にあたって第三者の工業所有権その他の権利の実施に対する保証を行なうものではありません。

The application circuit diagrams and circuit constants herein are included as an example and provide no guarantee for designing equipment to be mass-produced. The information herein is believed to be accurate and reliable. However, no responsibility is assumed by SANYO for its use, nor for any infringements of patents or other rights of third parties which may result from its use.

外形図 3061-D30SNIC
(unit: mm)



* これらの仕様は、改良などのため変更することがあります。

動作特性 / Ta=25°C, Vcc=9V

			SWモード										規格値			unit	
			S ₁	S ₂	S ₃	S ₄	S ₅	S ₆	S ₇	S ₈	S ₉	S ₁₀	min	typ	max		
P.B時消費電流	I _{CC P.B}	再生モードVcc=9V時の ②pin 流入電流	a	ON	OFF	a	a	a	ON	ON	OFF	a	40	56	72	mA	
FM復調電圧	V _{DEM4}	⑦pin 4MHz, 50mVp-p入力 ⑧pin D.C電圧測定		ON				a	ON	ON			7.77	7.95	8.13	V	
FM復調感度	S _{DEM}	⑦pin 3MHz, 5MHz, 50mVp-p入力 ⑧pin D.C電圧測定 S _{DEM} =1/2(V _{DEM3} -V _{DEM5})		ON				a	ON	ON			0.22	0.27	0.31	V/MHz	
FM復調線性	L _{DEM}	⑦pin 3MHz, 4MHz, 5MHz, 50mVp-p入力 ⑧pin D.C電圧測定 $L_{DEM} = \frac{V_{DEM4} - 1/2(V_{DEM3} + V_{DEM5})}{V_{DEM3} - V_{DEM5}}$		ON				a	ON	ON			-3.5	0	+3.5	%	
キャリアリク	CL	⑦pin 4MHz, 500mVp-p入力 ⑧pinで8MHz成分に対する4MHz成分の比を 読む。		ON				a	ON	OFF				-40		dB	
D.D→N.C メインアンプ利得	G _{DM}	⑨pin 500kHz, 1Vp-p入力 ⑩pin 出力測定		ON	OFF	a	a	a	ON	OFF				-0.5	-0.2	+1.0	dB
D.Dリミッタ利得	G _{D.D}	⑨pin 500kHz, 30mVp-p入力 ⑩pin 出力測定		ON	OFF	a	a		ON	OFF					-1.4	dB	
D.D応答特性1	G _{D1}	⑨pin 250kHz, 0.7Vp-p入力 ⑩pin 出力測定		OFF	OFF	a	b	a	ON	ON				-2.1	-1.4	-0.6	dB
◇ 2	G _{D2}	⑨pin 2MHz, 0.7Vp-p入力 ⑩pin 出力測定		OFF	OFF	a	b	a	ON	ON				-3.4	-2.3	-1.3	dB
◇ 3	G _{D3}	⑨pin 250kHz, 0.07Vp-p入力 ⑩pin 出力測定		OFF	OFF	a	b	a	ON	ON				-4.9	-3.7	-2.5	dB
◇ 4	G _{D4}	⑨pin 2MHz, 0.07Vp-p入力 ⑩pin 出力測定		OFF	OFF	a	b	a	ON	ON				-8.1	-6.8	-5.5	dB
N.C応答特性1	G _{N1}	⑨pin 250kHz, 0.7Vp-p入力 ⑩pin 出力測定		OFF	ON	b	a	a	ON	ON				-1.0	-0.1	+0.8	dB
◇ 2	G _{N2}	⑨pin 2MHz, 0.7Vp-p入力 ⑩pin 出力測定		OFF	ON	b	a	a	ON	ON				-2.9	-1.8	-0.3	dB
◇ 3	G _{N3}	⑨pin 250kHz, 0.07Vp-p入力 ⑩pin 出力測定		OFF	ON	b	a	a	ON	ON				-3.4	-2.2	-1.0	dB
◇ 4	G _{N4}	⑨pin 2MHz, 0.07Vp-p入力 ⑩pin 出力測定		OFF	ON	b	a	a	ON	ON				-4.9	-3.2	-1.6	dB
P.Bスケルチ しきい値	V _{S6}	⑨pinビデオ信号1Vp-p入力, ⑦pin D.C電 圧を調整し, ⑩pin出力が消えるときのV⑦ D.C電圧		ON					ON	OFF	OFF	a		2.4		V	
P.Bビデオアンプ 利得	G _{PV}	⑨pin 500kHz, 1Vp-p入力, V⑦=0V ⑩pin 測定		OFF					ON	OFF	OFF	a	5.6	6.3	6.9	dB	
P.Bカラーアンプ 利得	G _C	⑨pin 3.58MHz, 0.4Vp-p入力 ⑩pin 出力測定(⑥-⑧pin間開放)	a	OFF					ON	ON	OFF	a	15	16	17	dB	
REC時消費電流	I _{CC REC}	記録モード, Vcc=9V時 ②pin 流入電流	a	ON	OFF	a	a	a	OFF	OFF	OFF	a	24	32	43	mA	
AGCレベル調整		⑦pinに1Vp-pビデオ信号を入力し⑩pin出 力が1Vp-pになるようにVR1調整する。	a	ON					b	OFF	OFF	ON	b	-	-	-	-
AGC制御特性1	AGC-5	⑦pinに0.5Vp-pのビデオ信号入力 ⑩pin 出力測定(1Vp-p出力基準)	a	ON					b	OFF	OFF	ON	b	-7	-2	+3	%
◇ 2	AGC+6	⑦pinに2Vp-pのビデオ信号入力 ⑩pin 出力測定(1Vp-p出力基準)	a	ON					b	OFF	OFF	ON	b	0	+6	+12	%
◇ 3	AGC-S6	⑦pinに0.05Vp-p (SYNC0.15Vp-p)ビデ オ入力 ⑩pin 出力測定(1Vp-p出力基準)	a	ON					b	OFF	OFF	ON	b	+5	+11	+17	%
ビデオアンプ利得	G _{RVA}	⑨pin 500kHz, 0.3Vp-p入力 ⑩pin 出力測定							a	OFF	OFF	a	8.6	9.3	10.0	dB	
ビデオアンプ 位相特性	P _{COM}	⑨pin 2.45MHz, 0.3Vp-p入力 ⑩pin 入力と⑩pin 出力の位相差測定							a	OFF	OFF	a		90		度	
AGC検波 アンプ利得	G _{AD}	⑨pin 500kHz, 10mVp-p入力 ⑩pin 出力測定	b	ON						OFF	OFF	ON	a	11		dB	
AGC検波アンプ 加算パルス幅	P _{WAD}	⑨pin 1Vp-pビデオ信号入力 ⑩pin 出力パルス幅測定	b	ON						OFF	OFF	ON	a	1.8		μs	

次ページへ続く。

LA7031 ブロック・ダイアグラム

