

マイクロコンピュータ(4-Bit)

MN1500 Family-2

MN1510 Series

6932852 PANASONIC INDL, ELECTRONIC

72C 05793 D

MN1510 Series

T-49-19-04

電子選局用 NMOS 4ビット・1チップ・マイクロコンピュータ
NMOS 4-Bit Single-Chip Microcomputer for TV Digital Tuning Systems

■ MN1510 シリーズ品種構成 / Type in MN1510 Series

形名 Type No.	分類 Category	ROM 容量 (Byte)	パッケージ Package
MN1511	周波数シンセサイザ方式 Frequency Synthesizer Method	3K	64-SDIP
MN1513		4K	64-SDIP
MN1512	電圧シンセサイザ方式 Voltage Synthesizer Method	3K	64-SDIP
MN1514		4K	64-SDIP

*MN1510 シリーズの代表例として、詳細な内容を後述しています。

■ 概要

MN1510 シリーズは、N チャンネル標準品 MN1500 シリーズのもつ機能に加え、PLL あるいは D/A コンバータを備えた 1 チップ・マイクロコンピュータで、NMOS メモリとともに用いると、周波数シンセサイザ方式、あるいは電圧シンセサイザ方式ビデオ/テレビチューナに応用できます。ROM サイズは、4K バイトのものと 3K バイトのものが、いずれも 64 ピンタイプで、豊富な入出力端子がありますので、チューニングのほかにタイマ機能やリモコン制御機能などを持たせることができます。

■ Description

The MN1510 series is a family of the NMOS MN1500 series, and has PLL (Phase Locked Loop) circuit or D/A converters above the basic function.

The main application of this series is for the digital tuning system for TVs and VTRs which adapt the voltage-synthesizer method or frequency-synthesizer method.

Since every version of this series has 64 pins and 4K or 3K bytes of ROM, it can also make possible other functions such as timer and remote control.

■ 特徴

- 選局制御が可能
- 音量制御が可能
- ROM 容量：3K バイトあるいは 4K バイト
- RAM 容量：256×4 ビット
- 豊富な命令数：124 種
- 命令サイクル 2 μ s と高速
- 10 進補正が可能
- 直列データ転送可能 (8 ビット・シフトバッファ内蔵)
- 8 ビット・タイマ/カウンタ (7 ビット・プリスケアラ付) 内蔵
- 4 レベルの割込み
- バイト処理可能 (内部データ転送、入出力、処理の一部)
- ROM 領域のテーブルルックアップ機能あり
- RAM 領域にセーブ領域を持ち、レジスタの待避が可能
- 全 RAM 領域直接アドレス指定演算可能
- サブルーチンスタックは RAM 領域を使用
- N チャンネル LOCOS E/D MOS プロセス
- 入出力は TTL/CMOS コンパチブル
- +5V 単一電源 (周波数シンセサイザ方式の品種は +8V 必要)
- -20~+70°C の広い動作温度範囲
- 64 ピン・プラスチック DIL パッケージ (シュリンクタイプ)

■ MN1510 シリーズ仕様一覧表

分 類		周波数シンセサイザ方式		電圧シンセサイザ方式	
形 名		MN1511	MN1513	MN1512	MN1514
パ ッ ケ ー ジ		64-SDIP	64-SDIP	64-SDIP	64-SDIP
プ ロ セ ス		NMOS	NMOS	NMOS	NMOS
電 源 電 圧		+5V	+5V	+5V	+5V
命 令 サ イ ク ル		標準 2 μ s	標準 2 μ s	標準 2 μ s	標準 2 μ s
ク ロ ッ ク 周 波 数		8MHz	8MHz	4MHz	4MHz
R O M 容 量		3072 \times 8 ビット	4096 \times 8 ビット	3072 \times 8 ビット	4096 \times 8 ビット
R A M 容 量		256 \times 4 ビット	256 \times 4 ビット	256 \times 4 ビット	256 \times 4 ビット
マ イ ク ロ コ ン ピ ュ ー タ 部	並 列 入 出 力	36本	36本	36本	36本
	並 列 入 力	12本	12本	12本	12本
	並 列 出 力	—	—	2本	2本
	タ イ マ / カ ウ ン タ	8 ビット	8 ビット	8 ビット	8 ビット
	直 列 デ ー タ 転 送	8 ビット	8 ビット	8 ビット	8 ビット
	割 込 み	4 レベル(内部 2)	4 レベル(内部 2)	4 レベル(内部 2)	4 レベル(内部 2)
D/A コンバータ部	分解能 6 ビット	1	1	1	1
	分解能 13 ビット	—	—	1	1
P L L 部	基準クロック発振	1~8 MHz	1~8 MHz	—	—
	基準周波数用	13 ビット	13 ビット	—	—
	選 局 用	14 ビット	14 ビット	—	—
クロックゼネレータ		内部/外部	内部/外部	内部/外部	内部/外部
イニシャルクリア		あり	あり	あり	あり
入出力レベル		TTL/CMOS	TTL/CMOS	TTL/CMOS	TTL/CMOS