

製品データ (SMO-N-K)

TCO-787SH3, 785SH, 785YH

特長

- ・表面実装シリーズの小型タイプ：7W×5D×1.8Hmm
- ・E/Dコントロール（発振出力スタンバイ機能）付き

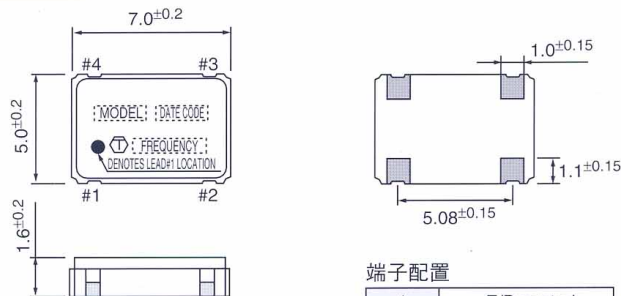


仕様

| 品名 | | TCO-787SH3 | | TCO-785SH | TCO-785YH |
|---------|------------------------------------|--|--|---|--|
| 出力周波数 | fo | 1.5~36 MHz | | 1.5~70 MHz | 1.5~80 MHz |
| 周波数安定度* | Δf/fo | ±100 ppm | | ±25 ppm | |
| 動作温度範囲 | Topr | 0~+70°C | | | |
| 動作電圧 | Vcc | +5 VDC±10 % | +3.3 VDC±10 % | +5 VDC±5 % | +3.3 VDC±5 % |
| 動作電流 | Icc | 10 mA 以下 (1.5≤fo≤10 MHz) 15 mA 以下 (10<fo≤26 MHz) 35 mA 以下 (26<fo≤36 MHz) | 7 mA 以下 (1.5≤fo≤10 MHz) 13 mA 以下 (10<fo≤26 MHz) 30 mA 以下 (26<fo≤36 MHz) | 10 mA 以下 (1.5≤fo≤10 MHz) 15 mA 以下 (10<fo≤26 MHz) 35 mA 以下 (26<fo≤50 MHz) 50 mA 以下 (50<fo≤70 MHz) | 6 mA 以下 (1.5≤fo≤12 MHz) 10 mA 以下 (12<fo≤26 MHz) 15 mA 以下 (26<fo≤28 MHz) 25 mA 以下 (28<fo≤40 MHz) 35 mA 以下 (40<fo≤70 MHz) 45 mA 以下 (70<fo≤80 MHz) |
| 入力電圧 | V _{IH} V _{IL} | 70% Vcc 以上 20% Vcc 以下 | | +3.5 V 以上 +1.5 V 以下 | 70% Vcc 以上 30% Vcc 以下 |
| 出力電圧 | V _{OH} V _{OL} | Vcc-0.4 V 以上 +0.4 V 以下 | | Vcc-0.4 V 以上 +0.4 V 以下 | 90% Vcc 以上 10% Vcc 以下 |
| 波形対称性 | SYM | 45~55% (50%Vcc レベル) | 40~60% (50%Vcc レベル) | 45~55% (50%Vcc レベル) | 45~55% (50%Vcc レベル) 40~60% (+1.4V レベル) |
| 立上/立下 | tr/tf | 12 nSec. 以内 (1.5≤fo≤26 MHz) 10 nSec. 以内 (26<fo≤36 MHz) 10~90% Vccにて | 12 nSec. 以内 (1.5≤fo≤10 MHz) 10 nSec. 以内 (10<fo≤26 MHz) 8 nSec. 以内 (26<fo≤36 MHz) 20~80% Vccにて | 12 nSec. 以内 (1.5≤fo≤26 MHz) 10 nSec. 以内 (26<fo≤50 MHz) 6 nSec. 以内 (50<fo≤70 MHz) 10~90% Vccにて | 6 nSec. 以内 (1.5≤fo≤36 MHz) 4 nSec. 以内 (36<fo≤80 MHz) at 20~80% Vcc (CMOS) +0.4~+2.4V (TTL)にて |
| 負荷容量 | CL | 50 pF 以下 (1.5≤fo≤26 MHz) 30 pF 以下 (26<fo≤36 MHz) | 15 pF 以下 (1.5≤fo≤36 MHz) | 50 pF 以下 (1.5≤fo≤26 MHz) 30 pF 以下 (26<fo≤50 MHz) 15 pF 以下 (50<fo≤70 MHz) | 30 pF 以下 (1.5≤fo≤80 MHz) |
| ファンアウト | n | — | | | 5 以下 (TTL) |
| 発振開始時間 | t _{st} | 4 mSec. 以内 (1.5≤fo≤26 MHz) 10 mSec. 以内 (26<fo≤36 MHz) | | 4 mSec. 以内 (1.5≤fo≤26 MHz) 10 mSec. 以内 (26<fo≤70 MHz) | 10 mSec. 以内 (1.5≤fo≤80 MHz) |
| 測定回路 | | テスト-4 | | | テスト-2, 4 |
| 封止 | | シーム溶接 | | | |

* 常温偏差、温度特性、電源変動を含む。

パッケージ外形寸法 [mm]



端子配置

| | |
|---|-------------|
| 1 | E/D control |
| 2 | GND |
| 3 | Output |
| 4 | Vcc (DC) |