# **AN90C00** Series

# トランジスタアレイ/Transistor Arrays

#### ■ 概 要

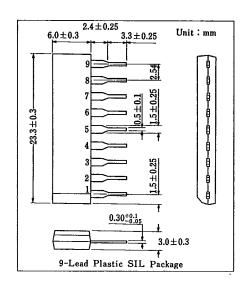
トランジスタアレイ AN90C00 シリーズは、4 個のトランジスタ のエミッタを共通とした回路をモノリシック IC 化した シリーズ 品種です。9 ピン・プラスチック SIL パッケージで、セットの小形化による実装密度の向上がはかれます。

### ■特徴

- 4 回路入りです
- ●出力電流:I<sub>C</sub> = 50 mA
- ●耐圧: V<sub>CEO</sub> = 24 V
- ●ベース電流制限抵抗内蔵

# **■** Features

- 4 circuits
- Output current: I<sub>C</sub> = 50 mA
- Breakdown voltage: V<sub>CEO</sub> = 24 V
- Base current limiting resistor



# ■ 基本回路別構成品種 / Basic Circuit

Basic Circuit  Type No.	o C B	o C E	o C B
AN90C10	•		
AN90C20		•	
AN90C21			•
AN90C22			•
AN90C23			•

# ■ 絶対最大定格/Absolute Maximum Ratings (Ta=25°C)

. Item	Symbol	Rating	Unit
コレクタ・ベース電圧	V <sub>CBO</sub>	50	v
コレクタ・エミッタ電圧	V <sub>CEO</sub>	24	<u>v</u> .
エミッタ・ペース電圧	V <sub>EBO</sub> *1	0.5	v
コレクタ・サブストレート電圧	V <sub>C10</sub> *2	50	v
コレクタ電流	I <sub>C</sub>	50	mA
入力電圧 .	$V_1$	-0.5~50	v
許容コレクタ損失	Pc*3	250	mW
許容損失	$P_{D}$	1000	mW
動作周囲温度	Торг	-30~+75	°C
保存温度	Tstg	-55~+150	°C

# ■ 電気的特性/Electrical Characteristics (Ta=25°C)

# ●共通規格/Common Specification

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
コレクタ・ベース電圧	V <sub>CBO</sub>	1	$I_{\rm C} = 10 \mu {\rm A}, \ I_{\rm E} = 0$	50		-	v
コレクタ・エミッタ電圧	V <sub>CEO</sub>	2	$I_C=1mA$ , $I_B=0$	24		_	v
コレクタしゃ断電流	I <sub>CEO</sub>	4	$V_{CE}=10V$ , $R_{BE}=\infty$			1	μA

# ● AN90C10

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
コレクタ・エミッタ飽和電圧	V <sub>CE(sat)1</sub>	5	$I_C=5mA$ , $I_B=0.5mA$	T	0.1	0.2	v
	VCE(sat)2	5	$I_C = 25 \text{mA}, I_B = 2.5 \text{mA}$		0.3	0.4	v
ベース・エミッタ飽和電圧	VBE(sat)	5	$I_C = 25 \text{mA}, I_B = 2.5 \text{mA}$		0.9	1	v
直流電流增幅率	h <sub>FE1</sub>	6	$V_{CE}=3V$ , $I_{C}=5mA$	50	100		
也	h <sub>FE2</sub>	6	$V_{CE}=3V$ , $I_{C}=25mA$	40	80		
エミッタ・ベース電圧	V <sub>EB</sub>	3	$I_E = 10 \mu A, I_C = 0$	0.5			v

#### AN90C20

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
コレクタ・エミッタ飽和電圧	V <sub>CE(sat)1</sub>	5	$I_C = 5mA, I_B = 0.5mA$		0.1	0.2	v
	V <sub>CE(sat)2</sub>	5	$I_C = 25 \text{mA}, I_B = 1.5 \text{mA}$		0.3	0.4	V
入力電圧	V <sub>11</sub>	7	$V_{CE}=0.3V$ , $I_{C}=5mA$		2.7	3.4	v
	V <sub>12</sub>	7	$V_{CE} = 0.5V, I_{C} = 25mA$		10.5	12.7	v
直流電流増幅率	h <sub>FE1</sub>	6	$V_{CE}=3V$ , $I_{C}=5mA$	50	100		
	h <sub>FE2</sub>	6	$V_{CE}=3V$ , $I_{C}=25mA$	40	80		
エミッタ・ベース電圧	V <sub>EB</sub>	3	$I_{\rm E} = 10 \mu A, I_{\rm C} = 0$	0.5			v

# AN90C21

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
コレクタ・エミッタ飽和電圧	V <sub>CE(sat)1</sub>	5	$I_C=5mA$ , $I_I=0.6mA$		0.1	0.2	v
	VCE(sat)2	5	$I_C = 25 \text{mA}, I_1 = 2.6 \text{mA}$		0.3	0.4	v
入力電圧	V <sub>11</sub>	7	$V_{CE}=0.3V$ , $I_{C}=5mA$		2.2	3.3	v
八万屯江	V <sub>12</sub>	7	$V_{CE} = 0.5V, I_{C} = 25mA$		5.6	10	v
入力電流	I <sub>I1</sub>	8	$I_C=5mA$ , $V_I=5V$		0.45	0.6	mA
	I <sub>I 2</sub>	8	$I_C = 25 \text{mA}, V_I = 15 \text{V}$		1.6	2	mA.

<sup>\*&</sup>lt;sup>1</sup> AN90C10, AN90C20 \*<sup>2</sup> AN90C21, AN90C22, AN90C23 \*<sup>3</sup> 1トランジスタ当りの許容値

# ■ 電気的特性/Electrical Characteristics (Ta=25°C)

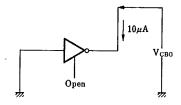
# ● AN90C22

Item	Symbol	Test Circuit	Condition	min.	typ.	max.	Unit
コレクタ・エミッタ飽和電圧	V <sub>CE(sat)1</sub>	5	$I_C=5 \text{ mA}, I_I=0.55 \text{ mA}$		0.1	0.2	v
	V <sub>CE(sat)2</sub>	5	$I_C=25 \text{ mA}, I_I=2.55 \text{ mA}$		0.3	0.4	v
入力電圧	VII	7	$V_{CE} = 0.3 \text{ V}, I_{C} = 5 \text{ mA}$		1.2	2.2	v
	V <sub>12</sub>	7	$V_{CE} = 0.5 \text{ V}, I_{C} = 25 \text{ mA}$		3	5.1	v
入力電流	I <sub>I1</sub>	8	$I_C=5 \text{ mA}, V_I=5 \text{ V}$		0.85	1.2	mA
	I <sub>12</sub>	8	$I_C=25 \text{ mA}, V_I=15 \text{ V}$		2.9	4.2	mA

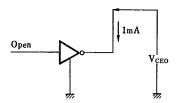
#### ● AN90C23

Item	Symbol	Test Circuit	Condition	min	typ.	max.	Unit
コレクタ・エミッタ飽和電圧	V <sub>CE(sat)1</sub>	5	I <sub>C</sub> =5 mA, I <sub>I</sub> =0.65 mA		0.1	0.2	v
	V <sub>CE(sat)2</sub>	5	I <sub>C</sub> =25 mA, I <sub>I</sub> =2.65 mA		0.3	0.4	v
入力電圧	$V_{I1}$	7	$V_{CE} = 0.3 \text{ V}, I_{C} = 5 \text{ mA}$		3.6	6	v
八刀电江	V <sub>I2</sub>	7	$V_{CE} = 0.5 \text{ V}, I_{C} = 25 \text{ mA}$		10	16	V
入力電流	III	8	$I_C=5 \text{ mA}, V_I=5 \text{ V}$		0.3	0.4	mA
	I <sub>12</sub>	8	$I_C=25 \text{ mA}, V_I=15 \text{ V}$		1	1.3	mA

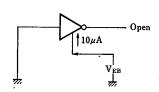
Test Circuit 1 (V<sub>CBO</sub>)



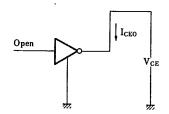
Test Circuit 2  $(V_{CEO})$ 



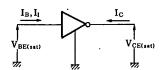
Test Circuit 3 (VEB)



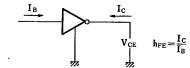
Test Circuit 4 (I<sub>CEO</sub>)



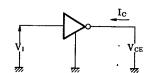
Test Circuit 5 (V<sub>CE(sat)</sub>, V<sub>BE(sat)</sub>)



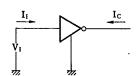
Test Circuit 6 (hFE)



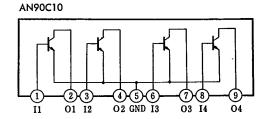
Test Circuit 7 (V1)



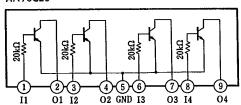
Test Circuit 8 (I<sub>I</sub>)



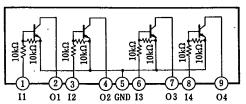
■ 等価回路/Schematic Diagram



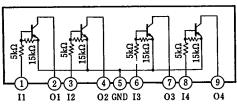
AN90C20



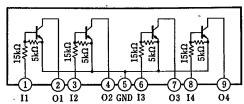
AN90C21



AN90C22



AN90C23



注) I は Input, O は Output

**—1223** —

