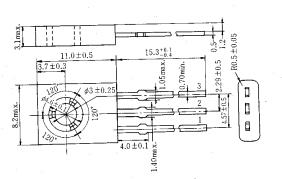
2SC2091

シリコン NPN エピタキシァル形

高周波電力増幅用



SILICON NPN EPITAXIAL HIGH FREQUENCY POWER AMPLIFIER

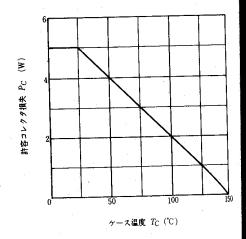
1. エミック:Emitter 2. コレクタ:Collector 3. ベース:Base (Dimensions in mm)

(JEDEC TO-126 MOD.)

■ 絶対最大定格 ABSOLUTE MAXIMUM RATINGS (Ta=25℃)

ľ	 頁				E		Symbol	2SC2091	Unit
コレク	7 9	•	~ -	- 7	氠	圧	Vсво	75	v
コレク	9	• 3	L' E	"	夕電	圧	VCEO	40	v
エミ	y 9	•	~ -	- 7	電	圧	VEBO	5	v
3 . L	,	7	9		T	流	Ic	1	A
許容	2	V	2	9	損	失	Pc	0.75	W
許容		V	1	9	損	失	Pc*	5	W
 接	合		fß.	沾	L	度	T,	150	°C
保			Ż	1			Tere	-55~+150	°C

許容コレクタ損失のケース温度による変化 MAXIMUM COLLECTOR DISSIPATION CURVE

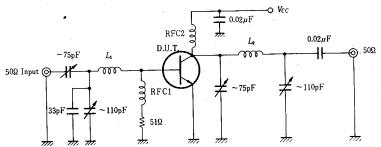


■電気的特性 ELECTRICAL CHARACTERISTICS (Ta=25°C)

項 目	Symbol	Test Condition	min	typ	max	Unit
コレクタ遮断電流	Ісво	$V_{CB} = 40V, I_E = 0$	V - 1	·	1.0	μA
	h _{FE}	$V_{CE}=10V, I_{C}=0.5A(Pulse)$	20		200	
コレクタ・エミッタ飽和電圧		$I_c = 0.5 \text{A}, \ I_B = 0.05 \text{A}(\text{Pulse})$	- 1	0.3	0.5	V
利 得 帯 域 幅 積		$V_{cE} = 10V, I_c = 0.15A$	150			MHz
13 13 14	<u>↓</u> +	$V_{CB} = 10V, f = 1MHz, I_E = 0$	- 1		20	pF
	Paul	$V_{cc} = 12$ V, $f = 27$ MHz,	1.0	1.8		W
出力電力		$P_{in} = 35 \mathrm{mW}$	60			%

Pour, ηc 測定回路 TEST CIRCUIT

*T_c=25℃における許容値 *Value at T_c=25℃



LI	: 0.4¢ UEW	5T	D-8
L2	: 0.4¢ UEW	4T	D-8
RFC1	: 0.4¢ UEW	20T	D-8
RFC2	:0.4¢ UEW	17 T	D-8

Downloaded from Elcodis.com electronic components distributor

— 554 —

This datasheet has been downloaded from:

www.DatasheetCatalog.com

Datasheets for electronic components.