

M54566WP

7-Unit 400mA DARLINGTON TRANSISTOR ARRAY

概要

M54566WPは、PNPトランジスタとNPNトランジスタで構成された7回路のコレクタ電流シンク形のダーリントントランジスタアレイであり、微小入力電流で大電流駆動のできる半導体集積回路です。

特長

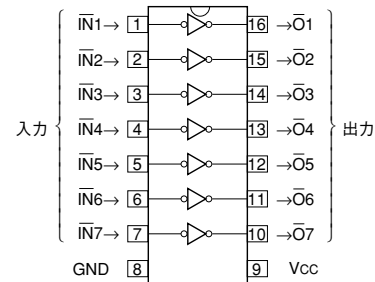
- 高耐圧 ($BV_{CEO} \geq 50V$)
- 大電流駆動 ($I_c(\max) = 400mA$)
- アクティブ“L”レベル入力

用途

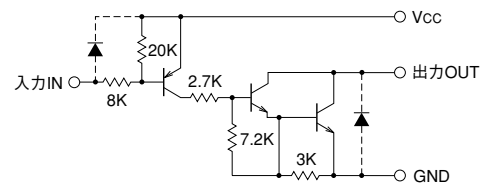
マイコンと高電圧及び大電流駆動系とのインタフェース、各種リレー及びプリンタのドライブ、MOSバイポーラロジックIC間のインタフェース

機能概要

M54566WPは、M54522の入力部にPNPトランジスタを付加し、入力“L”アクティブとした回路を7回路内蔵しています。入力とPNPトランジスタのベース間には $8k\Omega$ の抵抗が、そのエミッタはVcc端子（9ピン）に、また出力トランジスタのエミッタは共通にGND端子（8ピン）に、接続されています。コレクタ電流は最大400mA流し込むことができ、コレクタ・エミッタ間には最大50Vの電圧が印加できます。N-MOS IC出力でドライバを駆動し、かつドライバがコレクタ電流を吸い込む場合、本ICが最適です。

ピン接続図（上面図）

外形 16P4X

回路図（各回路）

Vcc,GNDは7回路共通です。

破線で示すダイオードは寄生ダイオードであり使用しないでください。

単位:Ω

絶対最大定格（指定のない場合は、 $T_a = -20 \sim +75^\circ C$ ）

記号	項目	条件	定格値	単位
VCC	電源電圧		10	V
VCEO	コレクタ・エミッタ間電圧	出力が“H”のとき	-0.5 ~ +50	V
Ic	コレクタ電流	出力が“L”のとき、1回路当りの電流	400	mA
Vi	入力電圧		-0.5 ~ Vcc	V
Pd	消費電力	$T_a = 25^\circ C$ 、基板実装時	1.47	W
Topr	動作周囲温度		-20 ~ +75	$^\circ C$
Tstg	保存温度		-55 ~ +125	$^\circ C$

2009年 6月

MITSUBISHI

M54566WP

7-Unit 400mA DARLINGTON TRANSISTOR ARRAY

推奨動作条件 (指定のない場合は、 $T_a = -20 \sim +75^\circ\text{C}$)

記号	項目	規格値			単位	
		最小	標準	最大		
VCC	電源電圧	4	5	8	V	
Vo	出力印加電圧	0	—	50	V	
Ic	コレクタ電流 (7回路同時動作時の 1回路当りの電流)	VCC = 5V Duty Cycle 10%以下	0	—	350	mA
		VCC = 5V Duty Cycle 30%以下	0	—	200	
VIH	“H” 入力電圧	VCC-0.2	—	VCC	V	
VIL	“L” 入力電圧	0	—	VCC-3	V	

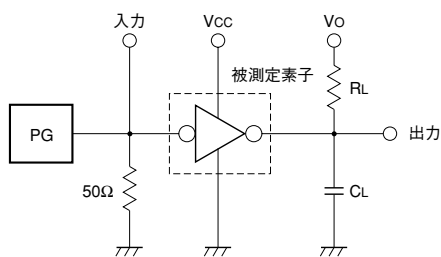
電気的特性 (指定のない場合は、 $T_a = -20 \sim +75^\circ\text{C}$)

記号	項目	測定条件	規格値			単位
			最小	標準*	最大	
V (BR) CEO	コレクタ・エミッタ間降伏電圧	ICEO = 100 μ A	50	—	—	V
VCE (sat)	コレクタ・エミッタ間飽和電圧	VI = VCC-3V, IC = 350mA	—	1.1	2.2	V
		VI = VCC-3V, IC = 200mA	—	0.9	1.6	
II	入力電流	VI = VCC-3.5V	—	-0.38	-0.58	mA
ICC	電源電流 (1回路動作時)	VCC = 5V, VI = VCC-3.5V	—	1.4	3.0	mA
hFE	直流電流増幅率	VCE = 4V, VCC = 5V, IC = 350mA, Ta = 25 $^\circ\text{C}$	2000	10000	—	—

*: 標準値は $T_a = 25^\circ\text{C}$ の値であり、これを保証するものではありません。スイッチング特性 (指定のない場合は、 $T_a = 25^\circ\text{C}$)

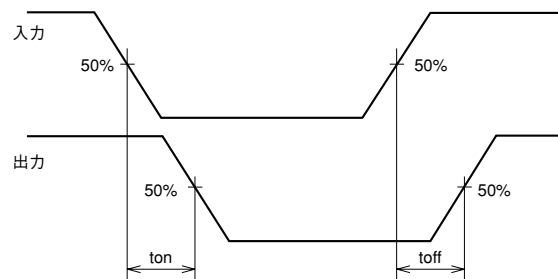
記号	項目	測定条件	規格値			単位
			最小	標準	最大	
ton	ターンオン時間	CL = 15pF (注1)	—	95	—	ns
toff	ターンオフ時間		—	2500	—	ns

注1. 測定回路



- (1) パルス発生器(PG)の特性: PRR = 1kHz, $t_w = 10\mu\text{s}$, $t_r = 6\text{ns}$, $t_f = 6\text{ns}$, $Z_o = 50\Omega$, $V_i = 1 \sim 4\text{V}$
- (2) 入出力条件: $R_L = 30\Omega$, $V_o = 10\text{V}$, $V_{CC} = 4\text{V}$
- (3) 静電容量 C_L は、結線の浮遊容量及びプロンプの入力容量を含みます。

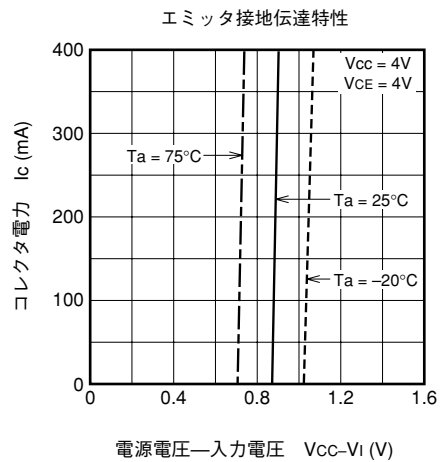
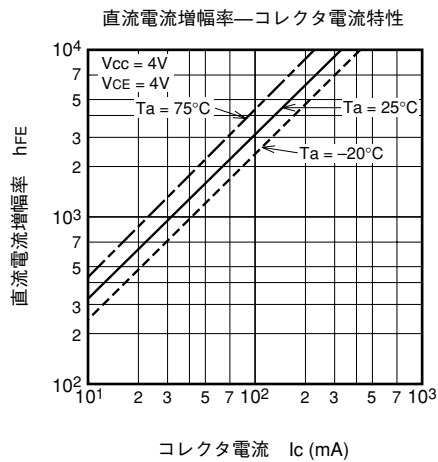
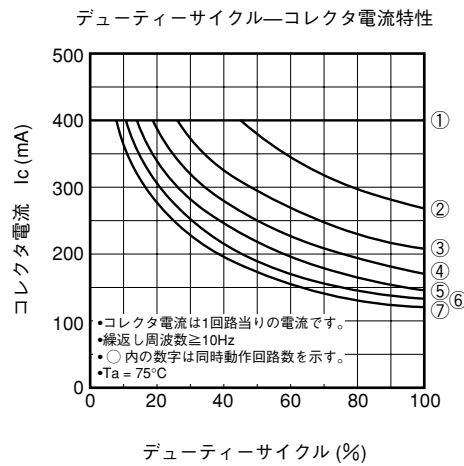
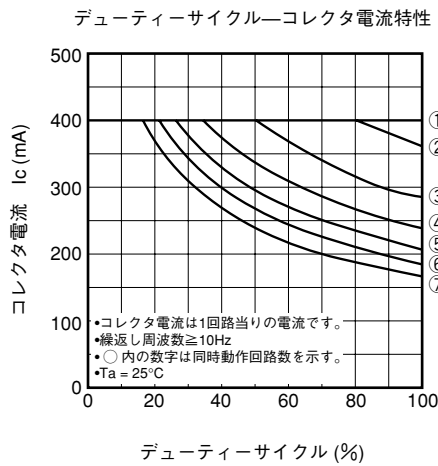
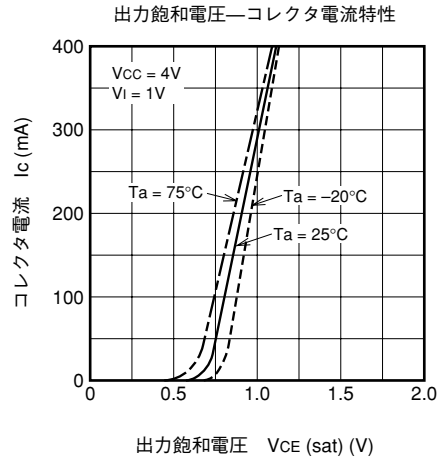
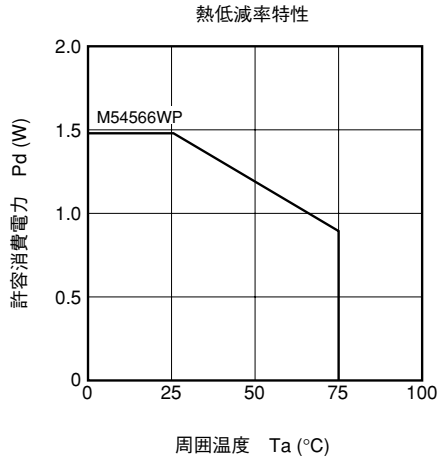
タイミング図



M54566WP

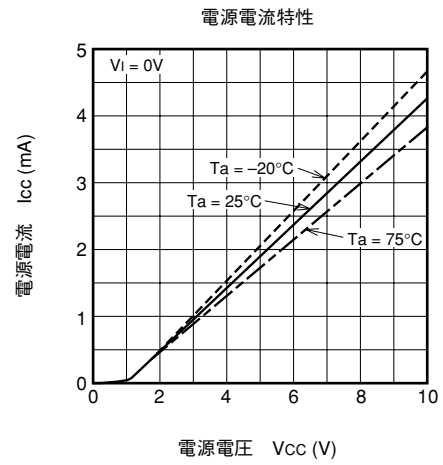
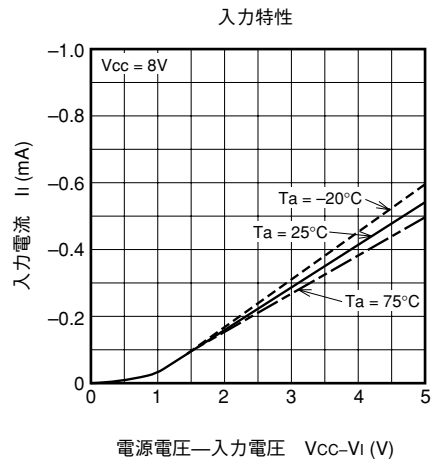
7-Unit 400mA DARLINGTON TRANSISTOR ARRAY

標準特性



M54566WP

7-Unit 400mA DARLINGTON TRANSISTOR ARRAY



安全設計に関するお願い

- ・弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

- ・本資料は、お客様が用途に応じた適切な三菱半導体製品をご購入いただくための参考資料であり、本資料中に記載の技術情報について三菱電機が所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
- ・本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、三菱電機は責任を負いません。
- ・本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、三菱電機は、予告なしに、本資料に記載した製品または仕様を変更することがあります。三菱半導体製品のご購入に当たりますは、事前に三菱電機または特約店へ最新の情報をご確認頂きますとともに、三菱電機半導体情報ホームページ (www.MitsubishiElectric.co.jp/semiconductors) などを通じて公開される情報に常にご注意ください。
- ・本資料に記載した情報は、正確を期すため、慎重に制作したのですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、三菱電機はその責任を負いません。
- ・本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。三菱電機は、適用可否に対する責任は負いません。
- ・本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、三菱電機または特約店へご照会ください。
- ・本資料の転載、複製については、文書による三菱電機の事前の承諾が必要です。
- ・本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたら三菱電機または特約店までご照会ください。